

Massimo Poncino

CV Breve

Massimo Poncino è Professore Ordinario di Ingegneria Informatica presso il Politecnico di Torino. In precedenza, è stato Professore Associato (dal 2004 al 2006) presso il Politecnico di Torino, Professore Associato (dal 2001 al 2004) presso l'Università di Verona e Professore Associato (dal 1995 al 2001) presso il Politecnico di Torino. Dal 1993 al 1994 è stato Visiting Scientist presso il Department of Electrical and Computer Engineering dell'Università del Colorado, Boulder, USA. Ha conseguito la Laurea in Ingegneria Elettronica presso il Politecnico di Torino (1989), e un dottorato di ricerca in Ingegneria Informatica presso il Politecnico di Torino (1993).

I suoi interessi di ricerca includono l'automazione della progettazione di sistemi digitali, con particolare attenzione ai sistemi embedded a bassa potenza, la modellazione e la simulazione di sistemi su chip e la sintesi automatica di sistemi digitali. È coautore di oltre 400 pubblicazioni nelle aree sopra menzionate, tra cui un libro, capitoli di libri, articoli su riviste e articoli negli atti di conferenze internazionali.

Dal 1996, Massimo Poncino è stato coinvolto come responsabile tecnico/scientifico in più di 30 progetti finanziati.

Massimo Poncino è stato membro del Technical Program Committee di molte conferenze internazionali IEEE e ACM, ed è stato anche revisore per numerose riviste e conferenze IEEE e ACM. È stato Technical Program Chair del 2011 IEEE/ACM Symposium on Low-Power Electronics and Design e co-General Chair del 2012 IEEE/ACM Symposium on Low-Power Electronics and Design. Ha fatto parte dell'Editorial Board di IEEE Transactions on CAD dal 2006 al 2011, dell'ACM Transactions on Design Automation of Electronic Systems (TODAES) dal 2012 al 2020. Attualmente fa parte dell'Editorial Board di IEEE Design & Test dal 2013, e delle IEEE Transactions su CAD dal 2022.

È membro dell'Executive Committee dell'IEEE/ACM Symposium on Low-Power Electronics and Design e dello Steering Committee della IEEE International Green and Sustainable Computing Conference.

Massimo Poncino è stato valutatore di proposte IST (Information Society Technologies) per la Commissione Europea, nel VI e VII Programma Quadro sui temi "Embedded Systems" (2003) "Very Advanced Nanoelectronic Components" (2011), "Microelectronics" (2017).

Il Prof. Poncino è Fellow della IEEE (classe 2018) e Membro della Circuit and Systems Society.

Torino 16/1/2026